Universidad Autónoma de Baja California

Facultad de Ciencias Químicas e Ingeniería



**ORGANIZACIÓN DE LAS COMPUTADORAS Y LENGUAJE ENSAMBLADOR**

**Practica 6**

**Introducción a los registros del procesador 8086, sus modos de direccionamiento e instrucciones básicas**

**Docente:** Sanchez Herrera Mauricio Alonso

**Alumno:** Gómez Cárdenas Emmanuel Alberto

**Matricula:** 1261509

Contenido

[TEORIA 3](#_Toc68718920)

[Arquitectura interna del procesador 8086 3](#_Toc68718921)

[Debug.exe 3](#_Toc68718922)

[Procesador 8086 3](#_Toc68718923)

[Estructura de un programa 3](#_Toc68718924)

[Modelo de memoria 5](#_Toc68718925)

[Definición de segmentos 5](#_Toc68718926)

[Declaración de variables 5](#_Toc68718927)

[Declaración de constantes 5](#_Toc68718928)

[Modos de direccionamiento 6](#_Toc68718929)

[Instrucciones: 7](#_Toc68718930)

[De movimiento de datos: 7](#_Toc68718931)

[Instrucciones aritméticas: 8](#_Toc68718932)

[Instrucciones lógicas y de manipulación de bits: 10](#_Toc68718933)

[DESARROLLO 12](#_Toc68718934)

[Documentar todos los grupos de registros, y las banderas disponibles en el procesador 8086 12](#_Toc68718935)

[Registros de propósito general: 12](#_Toc68718936)

[Registros de segmentos: 12](#_Toc68718937)

[Registros de propósito especial: 13](#_Toc68718938)

[Documentar cada uno de los modos de direccionamiento disponibles en el procesador 8086. 14](#_Toc68718939)

[Documentar cada una de las instrucciones disponibles en el procesador 8086: 14](#_Toc68718940)

[De movimiento de datos: 14](#_Toc68718941)

[Parte 2 Modos de direccionamiento 14](#_Toc68718942)

[Direccionamiento inmediato 14](#_Toc68718943)

[Direccionamiento directo 14](#_Toc68718944)

[Direccionamiento a registro 16](#_Toc68718945)

[Direccionamiento de registro indirecto 16](#_Toc68718946)

[Direccionamiento base más índice 17](#_Toc68718947)

[Direccionamiento relativo a registro 17](#_Toc68718948)

[Direccionamiento relativo a base más índice 17](#_Toc68718949)

[Parte 3 Instrucciones disponibles en el procesador 8086 18](#_Toc68718950)

[De movimiento de datos: 18](#_Toc68718951)

[Instrucciones aritméticas: 20](#_Toc68718952)

[Instrucciones lógicas y de manipulación de bits: 24](#_Toc68718953)

[CONCLUSIONES 29](#_Toc68718954)

[REFERENCIAS 29](#_Toc68718955)

# TEORIA

## Arquitectura interna del procesador 8086

El microprocesador 8086 es un circuito integrado con todas las funciones de un CPU, sin embargo, no puede ser simplemente utilizado como un microcontrolador ya que carece de memoria y periféricos. El 8086 está basado en la arquitectura CISC.

* Cuanto con dos bloques, BIU (Unidad de interfaz del bus) y EU (Unidad de ejecución).
* La BIU ejecuta todas las operaciones en bus (Obtener instrucciones, leer y escribir operandos de memoria y calcular las direcciones de los operandos de memoria).
* La EU ejecuta las instrucciones de la cola del byte del sistema de instrucciones.
* Ambas unidades operan asíncronamente para darle al 8086 un mecanismo de obtención y ejecución de instrucciones sobrepuestas denominado Pipelining. Esto genera un uso eficiente del bus del sistema y su rendimiento.
* La BIU contiene la cola de instrucciones, registro de segmentos, puntero de instrucción y el sumador de direcciones.
* La EU contiene el control de la circuitería, el decodificador de instrucciones, la ALU, los registros de índice y punteros y el registro de banderas.

## Debug.exe

Es un ejecutable orientado a línea de comandos que puede ser utilizado como ensamblador, desensamblador o para volcar en hexadecimal un programa, permitiendo a los usuarios examinar los contenidos de memoria de una manera interactiva. El principal objetivo de un debugger es poder ejecutar un programa con condiciones controlados que permiten al programador seguir la operación y monitorear los cambios con el objetivo de determinar cuándo un programa está funcionando correctamente.

## Procesador 8086

### Estructura de un programa

Los programas de ensamblador en el 8086 cuentan con reglas, las cuales son:

* El código de programación a nivel ensamblador debe ser escrito en mayúsculas
* Las etiquetas deben ser seguidas por dos puntos.
* Todos los comentarios son escritos en minúsculas.
* La última línea del programa debe ser terminada con la directiva END
* 8086 cuanta con dos instrucciones extras para acceder a los datos; WORD PTR y BYTE PTR.

### Modelo de memoria

Los modelos de memoria se refieren a un conjunto de seis diferentes modelos de memoria del CPU x86, esta especifica el tamaño de memoria que necesita el programa. Basada en esta directiva, el ensamblador asigna el monto de memoria requerida para los datos y el código. Estos modelos son:

* TINY: En este modelo el código y los datos ocupan u segmento físico y, por lo tanto, todos sus procedimientos y variables son direccionadas por defecto como NEAR (cercanos).
* SMALL: En este modelo, el código es puesto en un solo segmento y los datos en otro. Todos los procedimientos y variables son solo direccionadas como NEAR al apuntar a sus offsets.
* COMPACT: En este modelo, todos los elementos del código son puestos dentro de un segmento físico. Sin embargo, cada elemento de data puede ser puesto por defecto dentro de su propio segmento físico. Consecuentemente, los elementos de datos son direccionados al apuntar a la dirección del segmento y del offset.
* MEDIUM: Este modelo es contrario al compact. En este modelo los elementos de datos son tratados como NEAR y los elementos de códigos son direccionados como FAR (lejanos).
* LARGE: En este modelo, los elementos de código y datos son puestos en diferentes segmentos físicos. Procedimientos y variables son direccionados como FAR apuntando a las direcciones del segmento y del offset que contienen dicho elemento. Sin embargo, ningún Array de datos puede tener un tamaño que exceda un segmento físico (64 KB).
* HUGE: Este modelo es similar al modelo LARGE con la excepción que un Array de datos puede tener un tamaño que exceda un segmento físico (64KB).

### Definición de segmentos

Un segmento es una unidad lógica de memoria que puede ser de hasta 64KB de grande. Cada segmento está hecho por locaciones contiguas de memoria. Es una unidad direccionable e independiente.

### Declaración de variables

Una declaración de una variable inicia con la definición de la etiqueta o nombre de la variable, seguida de la directiva (DB) que indica el tamaño de memoria a reservar y por el ultimo el valor inicial de la variable. Ej. VARIABLE DB 12

### Declaración de constantes

Para declarar una constante se utiliza la directiva EQU, esta directiva asigna un nombre simbólico al valor de una expresión. La sintaxis es parecida a la declaración de una variable, pero en vez de utilizar la directiva DB se utiliza la directiva EQU. La expresión a indicar puede ser una constante numérica (45), una referencia de dirección ([BX]), cualquier combinación de operaciones o símbolos que generen un valor numérico u otro nombre simbólico. Ej. CONSTANTE EQU 52

### Modos de direccionamiento

#### Direccionamiento inmediato

Transfiere inmediatamente un dato del tamaño de una palabra o un byte a un registro destino o localidad de memoria (Ejemplo la instrucción MOV AL,22H copia la palabra de tamaño en bytes 22H en el registro AL).

#### Direccionamiento directo

En este modo en vez de dar el valor inmediato se utiliza la dirección de memoria donde se encuentra el operando. Ej. MOV BX, [1234h] (Copiar el valor que se encuentra en la dirección 1234.

#### Direccionamiento a registro

Se usa para transferir un byte o una palabra desde un registro fuente o desde una localidad de memora, hacia un registro destino o localidad de memoria. (Ejemplo: la instrucción MOV CX, DX copia el contenido del tamaño de la palabra del registro DX en el registro CX.

#### Direccionamiento de registro indirecto

Se usa para transferir un byte o palabra entre un registro y una localidad de memoria direccionada por el registro base o el registro índice. Los registros bases e índices son: BP, BX, DI, y SI (Ejemplo: la instrucción MOV AX, [BX] copia el dato de 16 bits (palabra) contenido en la localidad de memoria direccionada por el registro BX al registro AX).

#### Direccionamiento base más índice

Transfiere un byte o palabra entre un registro y la localidad de memoria direccionada por un registro base (BP o BX) más un registro índice (DI o SI) (Ejemplo: la instrucción MOV AX, [BX + SI] copia el contenido de 16-bits de la dirección apuntada por la suma de los registros BX y SI al registro AX).

#### Direccionamiento relativo a registro

Mueve un byte o palabra entre un registro y la localidad de memoria direccionada por un registro índice o base más un desplazamiento. (Ejemplo: la instrucción MOV AX, [BX+4] o MOV AX, ARRAY[BX]. La primera instrucción copia una palabra desde una dirección en el segmento de datos, formado por BX más 4 en el registro AX. La segunda instrucción transfiere el contenido de la localidad de memoria direccionada por ARRAY mas el contenido de BX en el registro AX.

#### Direccionamiento relativo a base más índice

Es usada para transferir una palabra o byte entre un registro y la localidad de memoria direccionada por una base y un registro índice más un desplazamiento. (Ejemplo: la instrucción MOV AX, ARRAY[BX+DI] o MOV AX, [BX+DI+4]. Ambas instrucciones copian una palabra de datos desde una localidad de memoria en el registro AX. La primera instrucción usa una dirección formada por la suma de ARRAY, BX, y DI y la segunda por la suma de BX, DI y 4).

## Instrucciones:

### De movimiento de datos:

* PUSH: Decrementa el puntero de pila por 2 y copia la palabra de la fuente especificada hacia donde apunta el puntero de pila. Esta instrucción no afecta ninguna bandera.
* POP: Copia una palabra de la pila al destino especificado en la instrucción, el destino puede ser un registro de propósito general, un registro de segmento o una locación de memoria. Después de copiar el puntero de pila se incrementa por 2 a la siguiente palabra. Esta instrucción no afecta ninguna bandera.
* PUSHF (PUSH FLAG REGISTER TO STACK): Esta instrucción decrementa el punto de pila por 2 y copia una palabra del registro de banderas a dos locaciones de memoria indicadas por el apuntador de pila. Esta instrucción afecta el registro banderas.
* POPF (POP WORD FROM TOP OF STACK TO FLAG REGISTER): Esta instrucción copia una palabra de dos locaciones del tope de la pila al registro de banderas e incrementa el puntero de pila por 2. Esta instrucción afecta el registro de banderas.
* XCHG: Intercambia el contenido de un registro con otro, o con el contenido en una locación(es) de memoria. No puede intercambiar contenido entre dos ubicaciones de memoria. Los registros o locaciones deben ser del mismo tipo (byte o Word (palabra)). Esta instrucción no afecta al registro de banderas. En este ejemplo intercambiamos los valores de AX y BX.
* XLAT (TRANSLATE A BYTE IN AL): Esta función traduce un byte de un código (8 bits o menos) a otro código. La instrucción reemplaza un byte en el registro AL. Esta instrucción no afecta el registro de banderas.
* IN: La función IN copia los datos de un puerto hacia el registro AL o el registro AX, dependiendo si es un puerto de 16 bits o de 8.
* OUT: Instrucción que copia un byte de AL o una palabra de AX al puerto especificado. Esta instrucción no afecta el registro de banderas.

### Instrucciones aritméticas:

* ADD: Suma un numero de una fuente al número de un destino y pone el resultado en el destino especificado. La fuente puede ser un numero inmediato, un registro o una locación de memoria. La fuente y el destino deben de ser del mismo tipo (byte o palabra). Si se desea sumar un byte a una palabra se debe convertir el byte a palabra y llenar el byte con 0’s antes de poder sumar. Las banderas afectadas en el registro son: AF (Auxiliary Carry), CF (Carry), OF (Overflow), SF (Sign), ZF (Zero).
* ADC: Funciona igual que la función ADD con la diferencia que esta instrucción incluye el estatus de la bandera de carry al resultado (ADD = X + Y; ADC = X + Y + CY)
* INC: Esta instrucción incrementa por 1 el registro o la ubicación en memoria especificada. Las banderas afectadas por la instrucción son: AF, OF, PF, SF y ZF.  
  La bandera de carry no es afectada.
* SUB: Resta el número de la fuente al número del destino y pone el resultado en el destino. La fuente puede ser un numero inmediato, un registro o una locación de memoria, pero no dos locaciones de memoria. La fuente y el destino deben de ser del mismo tipo (byte o palabra). Si se desea restar un byte a una palabra se debe convertir el byte a palabra y llenar el byte con 0s antes de poder sumar. Las banderas afectadas en el registro son: AF, CF, OF, SF, ZF.
* SBB: Funciona igual que la función ADD con la diferencia que esta instrucción también resta el contenido de la bandera de carry al resultado.
* DEC: Esta instrucción decrementa por 1 el registro o la ubicación en memoria especificada. Las banderas afectadas por la instrucción son: AF, OF, PF, SF y ZF.  
  La bandera de carry no es afectada.

En este ejemplo podemos observar que la bandera de carry no es afectada a pesar de decrementar 1 desde 0h.

* MUL: Multiplica un byte sin signo de la fuente con un byte sin signo del registro AL o una palabra sin signo con el registro AX. Cuando un byte es multiplicado el resultado se guarda en AX. Cuando una palabra es multiplicada el resultado se guarda en AX y DX debido a que es un resultado demasiado grande para AX.

Afecta las banderas CF y OF, mientras que las banderas AF, PF, SF y ZF son indefinidas.

* IMUL: Funciona igual que MUL con la excepción que los bytes o palabras a multiplicar cuentan con signo mientras que MUL solo trabaja con datos unsigned.

Afecta las banderas CF y OF, mientras que las banderas AF, PF, SF y ZF son indefinidas.

* DIV: Esta instrucción divide una palabra entre un byte o una doble palabra (32 bits) entre una palabra. Cuando se divide una palabra esta debe estar en el registro AX y el divisor puede estar en un registro o en una ubicación de memoria.  
  Después de la división AL contiene el cociente de 8 bits y AH el resultante de 8 bits.

Cuando se divide una doble palabra (32 bits) la parte más significante de la palabra debe estar en el registro DX y la menos significante en AX. Después de la división AX contendrá el cociente de 16 bits y DX el resultante. Si se intenta dividir entre 0 se generará una interrupción.

Todas las banderas son indefinidas después de una instrucción DIV.

* IDIV: Se utiliza parecido a la instrucción DIV, con la diferencia que este manipula datos con signo.

Todas las banderas son indefinidas después de una instrucción IDIV.

* CMP: La instrucción compara un byte/palabra de la fuente con el del destino especificado. La fuente puede ser un número inmediato, un registro o una locación en memoria. El destino solo puede ser un registro o una locación en memoria. Ambos no pueden ser locaciones de memoria al mismo tiempo. La comparación se hace al restar el byte/palabra fuente del byte/palabra destino. La única bandera no afectada por la instrucción es DF.
* CBW (Convert signed Byte to signed Word): Copia el bit de signo en AL a todos los bits en AH. Esta instrucción no afecta el registro de banderas.
* CWD (Convert signed Word to signed Double word): Copia el bit de signo de una palabra en AX a todos los bits de DX. Esta instrucción no afecta al registro de banderas.

### Instrucciones lógicas y de manipulación de bits:

* AND: Esta instrucción aplica un AND a cada bit de la palabra/byte fuente con el mismo bit de la palabra/byte. El resultado se coloca en el destino indicado. Las banderas CF y OF son 0 después de la instrucción. PF, SF y ZF son actualizadas y AF es indefinida. PF solo importa para los operandos de 8 bits.
* OR: Esta instrucción aplica un OR a cada bit de la palabra/byte fuente con el mismo bit de la palabra/byte. El resultado se coloca en el destino indicado. Las banderas CF y OF son 0 después de la instrucción. PF, SF y ZF son actualizadas y AF es indefinida. PF solo importa para los operandos de 8 bits.
* XOR: Esta instrucción aplica un XOR a cada bit de la palabra/byte fuente con el mismo bit de la palabra/byte. El resultado se coloca en el destino indicado. Las banderas CF y OF son 0 después de la instrucción. PF, SF y ZF son actualizadas y AF es indefinida. PF solo importa para los operandos de 8 bits.
* NOT: Invierte cada bit (con complemento a 1) del byte o la palabra especificada. El destino puede ser un registro o una locación de memoria. Esta instrucción no afecta el registro de banderas.
* TEST: Esta instrucción aplica ANDs a cada bit de la palabra o byte destino con la palabra o byte fuente. Ningún operando resulta modificado, solamente el registro de banderas se actualiza.
* SHL y SAL: Ambos mnemónicos indican la misma instrucción, esta instrucción desplaza cada bit un numero de posiciones a la izquierda. El MSB se desplaza hacia la bandera de carry y en el espacio del LSB se pone un 0. Afecta a las banderas ZF, PF, OF y CF
* SHR: Esta instrucción desplaza cada bit un numero de posiciones a la derecha. El LSB se desplaza hacia la bandera de carry y en el espacio del MSB se pone un 0. Afecta a las banderas ZF, PF, OF, AF y CF
* SAR: Esta instrucción desplaza cada bit un numero de posiciones a la derecha.

El desplazamiento aritmético a comparación con los desplazamientos lógicos, toman en cuenta el signo. El LSB es desplazado hacia CF. Desplazar a la derecha equivale a dividir entre 2. Afecta a las banderas ZF, PF, OF, AF y CF

* ROL: Rota todos los bits a la izquierda de una palabra o bytes específicos un numero de posiciones de bit. El MSB es rotado hacia el LSB y también es copiado en CF. Solo afecta a las banderas CF y OF.
* RCL: Rota todos los bits a la izquierda de una palabra o bytes específicos. El MSB es rotado hacia el CF y CF es rotado hacia el LSB. Solo afecta a las banderas CF y OF.
* ROR: Rota todos los bits a la derecha de una palabra o bytes específicos. El LSB es rotado hacia el MSB y también es copiado en CF. Solo afecta a las banderas CF y OF.
* RCR: Rota todos los bits a la derecha de una palabra o bytes específicos. El LSB es rotado hacia el CF y CF es rotado hacia el MSB. Solo afecta a las banderas CF y OF.

# DESARROLLO

## Documentar todos los grupos de registros, y las banderas disponibles en el procesador 8086

### Registros de propósito general:

* AX: Acumulador. De 16 bits y está divido en dos registros de 8 bits, usualmente usado para las instrucciones aritméticas y lógicas.
* BX: Base. De 16 bits y está divido en dos registros de 8 bits, usualmente usado para guardar los valores de offset.
* CX: Contador. De 16 bits y está divido en dos registros de 8 bits, usualmente usado para las instrucciones de loop y rotación.
* DX: Datos. De 16 bits y está divido en dos registros de 8 bits, usualmente usado para las instrucciones de direccionamientos de entrada/salida.
* SP: Puntero de pila. De 16 bits. Este registro apunta al valor en el tope de la pila, si esta está vacía su valor será FFFEh. Su dirección es relativa al segmento de pila.
* BP: Puntero base. De 16 bits. Principalmente utilizado para accesar parámetros pasados mediante la pila, su dirección es relativa al segmento de pila.
* SI: Índice fuente. De 16 bits. Usado para el direccionamiento de datos y como fuente en algunas operaciones de cadenas. Su dirección es relativa al segmento de datos.
* DI: Índice destino. De 16 bits. Usado para apuntar el direccionamiento de daos y como el destino en algunas operaciones de cadenas. Su dirección es relativa al segmento de datos.

### Registros de segmentos:

* CS: Segmento de código. El registro apunta al segmento que contiene las instrucciones que se están ejecutando.
* DS: Segmento de datos. Usualmente apunta a las variables globales del programa. El valor puede ser cambiado para accesar a datos adicionales en otros segmentos.
* ES: Segmento extra. Como su nombre lo indica, es un segmento extra utilizado para ganar acceso a otros segmentos cuando es muy complicado o imposible modificar los demás registros.
* SS: Segmento de pila. Apunta al segmento que contiene la pila del 8086. En la pila se guarda información importante sobre el estado de la máquina, subrutinas, direcciones de retorno, entre otras cosas. El usuario no suele modificar el segmento de pila porque una gran cantidad de cosas depende del sistema dependen de esta.

### Registros de propósito especial:

* IP: Puntero de instrucción. También referido como el contador del programa (PC), este registro no puede ser accesado directamente y es modificado por el CPU mientras está en ejecución.
* Flag Register: Registro de banderas. Este registro es una colección de valores de 1 bits que contienen información sobre el estado del sistema. A pesar de ser un registro de 16 bits solo 9 bits son usados, estos son:
* Banderas de estado:
  + Signo (S)
  + Cero (Z)
  + Carry Auxiliar (AC)
  + Paridad (P)
  + Carry (CY)
  + Overflow (O)
* Banderas de control:
  + Directional (D)
  + Interrupt (I)
  + Trap (T)

## Documentar cada uno de los modos de direccionamiento disponibles en el procesador 8086.

### Direccionamiento a registro

ADD AX, BX

### Direccionamiento inmediato

MOV AX,1234h (Copiar el valor 1234h al registro AX)

### Direccionamiento directo

MOV BX, [1234h] (Copiar el valor que se encuentra en la dirección 1234, que, en este caso es 3412 (Little endian) al registro BX).

### Direccionamiento de registro indirecto

ADD AX, [BX]. Se suma lo que se encuentre en la dirección BX a AX y el resultado se guarda en AX

### Direccionamiento base más índice

En este caso, en la ubicación de memoria 1665 se encuentra BB y AA en la 1666 guardados con Little endian en mente, por lo tanto, a la hora de copiarlos se transfieren como AABB.

### Direccionamiento relativo a registro

### Direccionamiento relativo a base más índice

## Documentar cada una de las instrucciones disponibles en el procesador 8086:

## De movimiento de datos:

PUSH, POP, PUSHF, POPF, XCHG, XLAT, IN, y OUT

Instrucciones aritméticas:

ADD, ADC, INC, SUB, SBB, DEC, MUL, IMUL, DIV, IDIV, CMP, CBW, y CWD

Instrucciones lógicas y de manipulación de bits:

AND, OR, XOR, NOT, TEST, SHL, SAL, SHR, SAR, ROL, RCL, ROR, y RCR

## Parte 3 Instrucciones disponibles en el procesador 8086

### De movimiento de datos:

* PUSH AX. Guarda el valor de AX en la pila y decrementa SP por 2.
* POP BX. Copia el valor desde la pila hacia BX y aumenta SP por 2.
* PUSHF decrementa el punto de pila por 2 y copia una palabra del registro de banderas a dos locaciones de memoria indicadas por el apuntador de pila.
* POPF. copia una palabra de dos locaciones del tope de la pila al registro de banderas e incrementa el puntero de pila por 2
* XCHG AX, BX. En este ejemplo intercambiamos los valores de AX y BX.
* XLAT. La instrucción reemplaza un byte en el registro AL.
* IN AX, 0B. Copia los datos de un puerto hacia el registro AL o el registro AX, dependiendo si es un puerto de 16 bits o de 8.
* OUT 3B, AX. Instrucción que copia un byte de AL o una palabra de AX al puerto especificado.

### Instrucciones aritméticas:

* ADD AX, BX.
* ADC AX, BX. =>
* INC AX. En este ejemplo podemos observar que la bandera de carry no es afectada a pesar de incrementar 1 desde FFFFh.
* SUB AX, BX =>
* SBB AX, BX
* DEC AX. En este ejemplo podemos observar que la bandera de carry no es afectada a pesar de decrementar 1 desde 0h.
* MUL BX =>
* IMUL BX =>
* DIV BX =>
* IDIV BX
* CMP AX, BX.
* CBW En la captura podemos observar como AH es afectada.
* CWD. En la captura podemos observar como DX es afectado.

### Instrucciones lógicas y de manipulación de bits:

* AND AX,BX.
* OR AX,BX.
* XOR AX, BX. =>
* NOT AX
* TEST AX,BX =>
* SHL AX,1 =>
* SHR AX,1
* SAR AX,1
* ROL AX,1
* RCL AX,1

Se le introduce el estado del carry en el lugar del LSB

* ROR AX,1
* RCR AX,1

Primer RCR

Segundo RCR

# CONCLUSIONES

Gracias al debug.exe podemos tener un primer contacto con los registros y el comportamiento del procesador 8086 de una manera interactiva, lo cual nos ayuda a entender su comportamiento un poco más. El hecho de poder monitorear cada registro y ver como es afectado por una instrucción en específico es bastante interesante ya que nos prepararan para las siguientes prácticas que son mucho más complejas.

# REFERENCIAS

*2 Assembly Language Programming*. Cs.unm.edu. (2020). <https://www.cs.unm.edu/~maccabe/classes/341/labman/node2.html>.

<https://examradar.com/8086-microprocessor/>.

*Architecture of 8086 - GeeksforGeeks*. GeeksforGeeks. <https://www.geeksforgeeks.org/architecture-of-8086/>.

*Assembly - Constants - Tutorialspoint*. Tutorialspoint.com. <https://www.tutorialspoint.com/assembly_programming/assembly_constants.htm>.

*Debug (command)*. En.wikipedia.org. <https://en.wikipedia.org/wiki/DEBUG_(DOS_Command)>.

*Intel Memory Model*. En.wikipedia.org. (2020). <https://en.wikipedia.org/wiki/Intel_Memory_Model>.

Intel.com. (2020). <https://www.intel.com/content/dam/www/public/us/en/documents/manuals/64-ia-32-architectures-software-developer-instruction-set-reference-manual-325383.pdf>.

*Know Assembly Language Programming of 8086*. ElProCus - Electronic Projects for Engineering Students <https://www.elprocus.com/8086-assembly-language-programs-explanation/>.

*Memory Segmentation in 8086 Microprocessor - GeeksforGeeks*. GeeksforGeeks. <https://www.geeksforgeeks.org/memory-segmentation-8086-microprocessor/>.

*MS-DOS DEBUG Program*. Thestarman.pcministry.com. <https://thestarman.pcministry.com/asm/debug/debug.htm>.

Utm.mx <http://www.utm.mx/~jjf/le/LE_APENDICE_D.pdf>.